

الجمهورية الجزائرية الديمقراطية الشعبية

وزارة التعليم العالي و البحث العلمي

جامعة حمه لخضر الوادي

كلية التكنولوجيا

قسم الهندسة الكهربائية

حصة تعويضية لطلبة السنة أولى ماستر أنظمة الاتصالات لمقياس الدارات القابلة للبرمجة (FPGA)

المكان	الفوج	الأستاذ	المقياس	التوقيت	اليوم
المدرج أ	جميع الأفواج	أ. سعدون علي	الدارات القابلة للبرمجة (FPGA) (C+TD)	من 14:00 الى 17:00	الخميس 04 فيفري 2021